

Міністерство освіти і науки України

Національний технічний університет України

«Київський політехнічний інститут імені Ігоря Сікорського»

Факультет інформатики та обчислювальної техніки

Кафедра обчислювальної техніки

**Лабораторна робота №1**

з дисципліни

Архітектура комп’ютерів 3

|  |  |
| --- | --- |
| Виконав:  студент групи ІО-14: | Перевірив: |
| Чаплицький Д. А. | Гайдай А.Р. |

Київ 2024

**Виконання роботи**

Було запрограмовано почергове блимання світлодіодів на платі.

HAL\_GPIO\_WritePin(GPIOD, GPIO\_PIN\_12, GPIO\_PIN\_SET);

HAL\_Delay(500);

HAL\_GPIO\_WritePin(GPIOD, GPIO\_PIN\_12, GPIO\_PIN\_RESET);

HAL\_GPIO\_WritePin(GPIOD, GPIO\_PIN\_13, GPIO\_PIN\_SET);

HAL\_Delay(500);

HAL\_GPIO\_WritePin(GPIOD, GPIO\_PIN\_13, GPIO\_PIN\_RESET);

HAL\_GPIO\_WritePin(GPIOD, GPIO\_PIN\_14, GPIO\_PIN\_SET);

HAL\_Delay(500);

HAL\_GPIO\_WritePin(GPIOD, GPIO\_PIN\_14, GPIO\_PIN\_RESET);

HAL\_GPIO\_WritePin(GPIOD, GPIO\_PIN\_15, GPIO\_PIN\_SET);

HAL\_Delay(500);

HAL\_GPIO\_WritePin(GPIOD, GPIO\_PIN\_15, GPIO\_PIN\_RESET);

Робота плати зображена на відео, запис з логічного аналізатора прикріплений до роботи.